



25-27
NOV



ALTIUM
DESIGNER

ALTIUM SUMMIT 2020

AD20 + PDN

Prof. Ing. Alejandro Airoidi
Versión en español.





ING. ALEJANDRO AIROLDI

Director at mcelectronics, Editor at The Electroners Magazine, Co Founder at Smart Minds SAS

Contacto:

alejandro.airoldi@mcelectronics.com.ar
+5411 4822-5220

AGENDA

1 - ALTIUM DESIGNER 20

Lo nuevo de Altium Designer 20.

Una interfaz totalmente rediseñada.

Buenas prácticas de diseño.

Soporte para múltiples PCBs.

Manejo de la información para trabajo colaborativo en tiempo real.

Herramientas de salida y reportes de fabricación.



AGENDA

2 - INTEGRACIÓN MECÁNICA / MCAD

Integración mecánica mediante reglas de diseño. Gabinetes 3D.

Diseños Flex y Rigid-Flex con diferentes materiales.

Layer Stack Manager avanzado. Vías y microvías.

Diseño del PCB - Especificaciones para el fabricante.

Componentes embebidos en las capas internas del PCB.

IPC Compliant Footprint Wizard.



AGENDA

3 - Ruteo Avanzado / RF

Anatomía del PCB. Composición de los materiales internos.

Generación de capas y topología para crear circuitos estables.

Reglas de ruteo, ruteo manual y automático.

Buses, pares diferenciales, sintonización de pistas.

Relación corriente y dimensiones de las pistas/vías.

Control de impedancia - microstrips. Stitching y shielding vias.

Cálculo de antenas para circuitos de RF.



AGENDA

4 - Análisis / Prueba de diseño

Lineas de alta velocidad. Diseños HDI.

Simulación temporal y en frecuencia desde el esquemático.

Análisis de integridad de señal.

Desacople de impedancias e interferencia cruzada.



AGENDA

5 - PDN ANALYZER / FABRICACIÓN

Análisis de densidad de corriente y temperatura en el PCB.

Insertar gráficos, símbolos y tablas de perforado.

Reportes y generación de archivos de fabricación.

Técnicas para ahorrar costos desde el diseño.

DFM y DFP.

Ejemplos con proveedores reales.

Proyecto integrador.

Altium

www.altium.com/documentation

